

Flow up of implementation celli pass play

Course Instructor	Asst. Prof. Dr. Raheem Abdul Sahib Ogla				
E-mail	Raheem.a.Ogla@uotechnology.edu.iq				
Title	Microprocessors				
Course Coordinator	Type here name of Course Coordinator				
Course Objective	To provide solid foundation on the fundamentals of microprocessors and applications, microprocessors architecture, instruction sets, interfacing the external devices to the processor according to the user requirements thus, enabling to create novel products using Assembly language programming and solutions for real time problems.				
Course Description	Type here Course description				
Textbook	<ol style="list-style-type: none"> 1. Abel P., "IBM PC Assembly Language and Programming", 4th Edition, Prentice Hall, 1998. 2. M. M. Mano, "computer system architecture" third edition, prentice Hall, 1993. 3. Walter A. Triebel, "The 80386, 80486, and Pentium® Processors Hardware, Software, and Interfacing", 1998. 4. David A. Patterson and John L. Hennessy, "Computer Organization and Design", 1999 				
Course Assessments	Term Tests	Laboratory	Quizzes	Project	Final Exam
	As(35%)	As(15%)	As(10%)		As(40%)
General Notes	Students carry out laboratory experiments (two hours per week) for fifteen weeks during the course at an average of (30 hours) during the semester.				

جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

بسم الله الرحمن الرحيم



اسم الجامعة: التكنولوجيا
اسم الكلية:
اسم القسم: قسم علوم الحاسوب
المرحلة: الثالثة
اسم المحاضر الثلاثي: د. شيماء حميد / د. رحيم عبد الصاحب
اللقب العلمي: استاذ مساعد
المؤهل العلمي: دكتوراه
مكان العمل: قسم علوم الحاسوب

استمارة انجاز الخطة التدريسية للمادة: المعالجات المايكروية 2023-2024

الاسم	رحيم عبد الصاحب عكلة علي										
البريد الالكتروني	Raheem.a.Ogla@uotechnology.edu.iq										
اسم المادة	معالجات مايكروية										
مقرر الفصل	الاول										
اهداف المادة	<ul style="list-style-type: none">• اكتساب الطلبة مهارات التعامل مع البنية التحتية لنظام الحاسوب الداخلي لتوفير أساس متين في أساسيات المعالجات الدقيقة والتطبيقاتها• اطلاع الطلبة على تطور المعالجات تاريخيا• فهم بنية التحتية لمعالجات المايكروية• معرفة مجموعات اوامر المعالجات• ربط اجهزة الادخال والايخراج مع المعالج• اطلاع الطلبة انماط المعالجات المايكروية• اطلاع الطلبة على اساسيات لغة التجميع• إنشاء منتجات جديدة باستخدام برمجة لغة التجميع وحلول المشاكل الوقت الحقيقي.										
التفاصيل الاساسية للمادة	اساسيات المعالجات المايكروية ، اساسيات المايكروكونترولر، تطور المعالجات الدقيقة ، أنواع المعالجات الدقيقة ، ميزات المعالجات الدقيقة ، البنية التحتية للمعالجات، معماريات متحكم دقيق، انماط المعالج ، مجموعة التعليمات، تنفيذ التعليمات ، برمجة لغة التجميع ، تمارين تطبيقية										
الكتب المنهجية	<ol style="list-style-type: none">5. Abel P., "IBM PC Assembly Language and Programming", 4th Edition, Prentice Hall, 1998.6. M. M. Mano, "computer system architecture" third edition, prentice Hall, 1993.7. Walter A. Triebel, "The 80386, 80486, and Pentium® Processors Hardware, Software, and Interfacing", 1998.8. David A. Patterson and John L. Hennessy, "Computer Organization and Design", 1998.										
المصادر الخارجية	Link in Internet and YouTube Videos										
تقديرات الفصل	<table border="1"><thead><tr><th>الفصل الدراسي</th><th>المختبر</th><th>الامتحانات اليومية</th><th>المشروع</th><th>الامتحان النهائي</th></tr></thead><tbody><tr><td>مثلا 35%</td><td>مثلا 15%</td><td>مثلا 10%</td><td></td><td>مثلا 40%</td></tr></tbody></table>	الفصل الدراسي	المختبر	الامتحانات اليومية	المشروع	الامتحان النهائي	مثلا 35%	مثلا 15%	مثلا 10%		مثلا 40%
الفصل الدراسي	المختبر	الامتحانات اليومية	المشروع	الامتحان النهائي							
مثلا 35%	مثلا 15%	مثلا 10%		مثلا 40%							
معلومات اضافية	الطلاب ينفذون تجارب مختبرية ساعتان في الاسبوع ولمدة خمسة عشر اسبوع خلال الكورس بمعدل (30 ساعة) خلال الفصل الدراسي										

جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

بسم الله الرحمن الرحيم



وزارة التعليم العالي
والبحث العلمي

Ministry of Higher Education & Scientific Research

اسم الجامعة:التكنولوجية

اسم الكلية:

اسم القسم: قسم علوم الحاسوب

المرحلة: الثالثة

اسم المحاضر الثلاثي:د.شيماء حميد / د.رحيم عبد الصاحب

اللقب العلمي: استاذ مساعد

المؤهل العلمي: دكتوراه

مكان العمل: قسم علوم الحاسوب

استمارة الخطة التدريسية للمادة

الاسبوع	التاريخ	المادة النظرية	المادة العملية	تفاصيل المادة العملية
1		Introduction to microprocessor	Basic structure of computer	Data transfer instruction Load & MOVE(Assembly Language 8086)
2		Introduction Microcomputer system	Bus structure	Examples for Load & Move(Assembly Language 8086)
3		Microprocessor Architecture	Addressing mode	Arithmetic instruction ADD, SUB, MULT DIV)(Assembly Language 8086)
4		Register Set	Pdp-11 addressing modes in 80386	Examples of arithmetic instruction , and addition XCHN, COMP, JMP, JNZ.
5		System Buses	Examples of addressing modes 80386	Logic instruction, shift, rotate, AND, OR, XOR NOR, NOT)
6		Memory types and physical addressing	Branch instruction and condition code	Assembly Language 8086)Examples of logic instruction
7		I/O devices	Instruction in real mode	The addressing mode in 8-bit register (Assembly Language 8086)
8		Instruction Set and Format	Instruction in protected mode	Examples of direct register and Immediate register (Assembly Language 8086)
9		Addressing mode(real mode, protected mode)	Stack	The addressing mode in 16 bit register (Assembly Language 8086)
10		Introduction to Assembly Language Programming	Instruction set	Examples of direct, indirect, base, index, and base-index register.
11		Arithmetic and logical Instructions (Shift and Rotate).	The consideration of high level language	The addressing mode in 32-bit register (Assembly Language 8086)
12		Appling Examples	Processor status word	Examples of direct, indirect, base, index, and base-index register
13		Program Control (interrupt and subroutine call).	The processing unit	Bit scan and bit test register (Assembly Language 8086)
14		Appling Examples	Register transfer	Examples (Assembly Language 8086)
15		Implement Full Program	Examples	General examples(Assembly Language 8086).Data transfer instruction Load & MOVE (Assembly Language 8086)
16		Mid Exam		

عطلة نصف السنة

توقيع العميد:

توقيع الاستاذ: